**ERA-Praktikum, Projekt 2 – VHDL – Protokoll**

*Zweites Treffen – 04.05.2018*

Ziele:

* Zeitplan für die Spezifikation
* Genaues Verständnis der Aufgabe
* Rollenverteilung innerhalb der Spezifikation
* Eventuell Fragen zu Aufgabe / Spezifikation / Vorgehen

Ablauf:

* Ausarbeitung eines Zeitplans, der nach Möglichkeit erlauben würde, die Spezifikation bereits eine Woche früher als nötig fertigzustellen, um sie in der Tutor-Sprechstunde diskutieren zu können
* Tieferes Eingehen auf die Aufgabe, Diskussion von Fragen bezüglich der Umsetzung (erste Ideen: eine einfache State-Machine); Wie wird diese getestet?
* Ergeben sich daraus Fragen? => Vorbereitung für Tutorsprechstunde

Ergebnisse:

* Zeitplan sieht grobe Fertigstellung am 07.05.2018 vor => Noch eine Woche Zeit, Fragen zu stellen / Änderungen vorzunehmen
* Klare Idee, was die Aufgabe möchte, erste Vorentscheidung, dass eine State-Machine genutzt wird
* Keine definierte Rollenverteilung, jeder macht, was gerade gebraucht wird
* Testen über zweiten Baustein: „Testbench“
* Fragen: Was soll alles in die Aufgabenstellung? Wie am besten Testen? (Hard-coded Werte?)